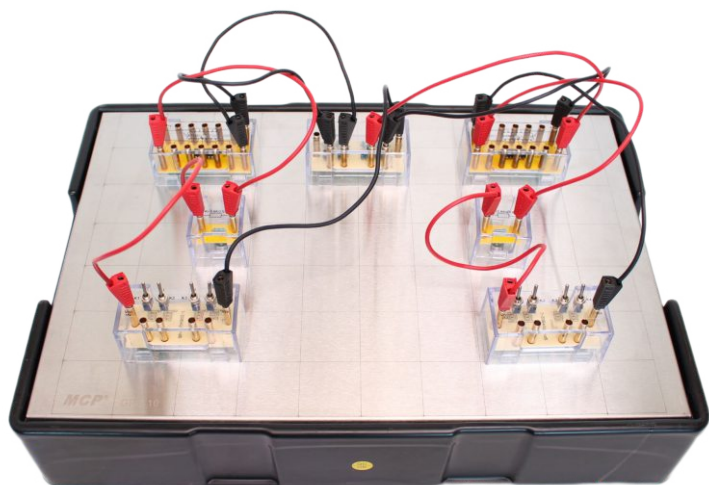


F1-2 Makieta demonstracyjna - podstawy bramek logicznych
 Nr kat. 116206

Zawartość zestawu:

- Gumowa matryca i plastikowy pojemnik.
- Zeszyt ćwiczeń.
- Komponenty - 15 szt.
- Przewody - 20 szt.

Dane ogólne:

- Makieta stworzona do celów szkoleniowo-dydaktycznych, w zakresie analogowych obwodów elektronicznych.
- Posiada dołączony zestaw ćwiczeń zawierający 16 eksperymentów dotyczących bramek logicznych.
- Montaż elementów odbywa się za pomocą wtyków przewodów.
- Możliwość wykonywania eksperymentów według własnych pomysłów.

Ćwiczenia:
I Podstawowa funkcja logiczna

1. OR bramka logiczna.
2. INVERT bramka logiczna.
3. OR + INVERT = NOR bramka logiczna.
4. NOR bramka logiczna.
5. 2-wejścia NAND bramka logiczna.
6. 4-wejścia NAND bramka logiczna.
7. AND – OR – INVERT bramka logiczna.

III Prawa de Morgana

$$A+B=\overline{\overline{A} \cdot \overline{B}}, \overline{A+B}=\overline{A} \cdot \overline{B}, A \cdot B=\overline{\overline{A+B}}, \overline{\overline{A+B+C}}=A \cdot B \cdot C$$

$$\overline{\overline{A} \cdot \overline{B} \cdot \overline{C}}=A+B+C, A \cdot C+B \cdot C=(A+B) \cdot C$$

II Algebra Boole'a

1. $A=\overline{\overline{A}}$
2. $A+1=1, A+0=A, A+A=A, A+\overline{A}=1$
3. $A \cdot 1=A, A \cdot 0=0, A \cdot A=A, A \cdot \overline{A}=0$
4. Logic equation

IV Alternatywa rozłączna i jej zastosowania

1. Alternatywa rozłączna.
2. Półsumator, układ odejmujący jednocyfrowy.
3. Komparator binarny.
4. Generator parzystości.

