

CHY625 nr kat. 103027

Sonda logiczna

Cechy ogólne:

- Tester logiczny do obwodów TTL i CMOS do 50MHz z wewnętrznym generatorem 0,5Hz lub 400Hz
- Sygnalizacja stanów logicznych, poziomu zakazanego lub rozwartego obwodu, fali prostokątnej i krótkich impulsów



Specyfikacja techniczna:

Pasma:	50MHz
Impedancja wejściowa:	120kΩ
TTL:	Hi: >3,0 ±0,25V Lo: <0,75V ±25V
CMOS:	Hi: >60%Vcc ±5% Lo: <15%Vcc ±5%
Min. wykrywalny impuls:	10 ns
Zasilanie:	0,4-18V DC
Zabezpieczenie wejść:	70V AC/DC

Rodzaje sygnalizacji:

Sygnalizacja stanu	Dioda LED	
	Hi	Lo
Rodzaj stanu		
stan logiczny „1”	●	○
stan logiczny „0”	○	●
poziom zakazany lub rozwartość obwodu	○	○
fala prostokątna <200kHz	●	●
fala prostokątna >200kHz	●	●
krótkie impulsy na poziomie „1”	●	●
krótkie impulsy na poziomie „0”	●	●

Generator

Impedancja wejściowa synchronizacji:	1MΩ
Generowane impulsy:	0,5 / 400Hz
Prąd wyjściowy:	100mA
Prąd wyjściowy fali prostokątnej:	5mA
Zasilanie:	5-15V DC
Zabezpieczenie zasilania:	20V DC
Zabezpieczenie wejścia synchronicznego:	120V DC
Zabezpieczenie wejścia testowego:	35V DC

Pozostałe dane:

Wyświetlacz: 3 diody
Kompatybilność elektromagnetyczna: PN-EN50082-1
PN-EN55011
Ochrona wejść na przeciążenie: ±70V AC/DC
Środowisko pracy: 0÷50°C RH<80%
Środowisko przechowywania: -20÷65°C, RH<75%
Zasilanie: zasilacz DC: 4÷18V
Wymiary: 210x18x18mm
Masa: 50 g

Wyposażenie standardowe:

- przewód pomiarowy zakończony krokodylkiem
- przewód zasilający zintegrowany z sondą
- instrukcja obsługi w języku polskim

